Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Худин Александр Николаевич
Должность: Ректор
Дата подписания: 03.08.2022 15:10:33
Уникальный программный ключ:
08303ad8de1c60b987361de7085acb509ac3da143f415362ffaf0ee37e75fa19

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное образовательное учреждение высшего образования
"Курский государственный университет"

Кафедра программного обеспечения и администрирования информационных систем

УТВЕРЖДЕНО

протокол заседания
Ученого совета от 29.04.2019 г., №9

Рабочая программа дисциплины

МОДУЛЬ ТЕОРЕТИЧЕСКИХ ОСНОВ АВТОМАТИЗАЦИИ УПРАВЛЕНИЯ ИНФОРМАЦИОННЫМИ СИСТЕМАМИ

Архитектура вычислительных систем

Направление подготовки: 09.03.01 Информатика и вычислительная техника

Профиль подготовки: Автоматизированные системы обработки информации

Квалификация: бакалавр

Форма обучения: очная

Общая трудоемкость 6 ЗЕТ

Виды контроля в семестрах:
экзамен(ы) 5

Распределение часов дисциплины по семестрам

Семестр (<Курс>.<Семестр на курсе>)	**5 (3.1)**		Итого	
Недель	17,7			
Вид занятий	УП	РП	УП	РП
Лекции	34	34	34	34
Лабораторные	52	52	52	52
В том числе инт.	14	14	14	14
Итого ауд.	86	86	86	86
Контактная работа	86	86	86	86
Сам. работа	94	94	94	94
Часы на контроль	36	36	36	36
Итого	216	216	216	216

Курск 2019

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ	
1.1	Целью изучения дисциплины «Архитектура вычислительных систем» формирование знаний об общих принципах функционирования ЭВМ (вычислительных систем), выработка практических навыков использования свойств архитектуры вычислительных систем, формирование общекультурных и профессиональных компетенций, необходимых для осуществления профессиональной деятельности.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП	
Цикл (раздел) ООП:	Б1.О.11

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)
ОПК-7: Способен участвовать в настройке и наладке программно-аппаратных комплексов;
Знать:
- способы организации ЭВМ, способы взаимодействия устройств в составе ЭВМ
Уметь:
- использовать типовые устройства (микропроцессоры, микроЭВМ, внешние устройства) для организации структуры вычислительной системы, выбранной для решения определённой задачи
Владеть:
владеть навыками практического использования свойств архитектуры вычислительной системы для решения поставленой задачи